

# METHOD FOR FORMING DOUBLE LAYER LOW DIELECTRIC BARRIER FOR INTERCONNECTION AND DEVICE WHEREIN THE BARRIER IS FORMED

1)

Veröffentlichungsnummer JP2001284453

Veröffentlichungsdatum: 2001-10-12

Erfinder: JUDETH M RUBINO; JAHNES CHRISTOPHER;  
LINIGER ERIC G; RYAN JAMES G; CARLOS J  
SANBUSETI; CARDONE FRANK;  
PURUSHOTHAMAN SAMPATH; PHIZHIMONS  
JOHN A; STEVEN M GATES

Anmelder: IBM

Klassifikation:

- Internationale: C22F1/10; C22C19/00; C22F1/00; H01L21/28;  
H01L21/31; H01L21/314; H01L21/316;  
H01L21/3205; H01L21/324; H01L21/76;  
H01L21/768; H01L23/52; H01L23/522;  
H01L23/532; C22F1/10; C22C19/00; C22F1/00;  
H01L21/02; H01L21/70; H01L23/52; (IPC1-7):  
C22C19/00; C22F1/00; H01L21/768; C22F1/10;  
H01L21/316; H01L21/3205

- Europäische:

Anmeldenummer: JP20010033861 20010209

Prioritätsnummer(n): US20000510259 20000222

Auch veröffentlicht als

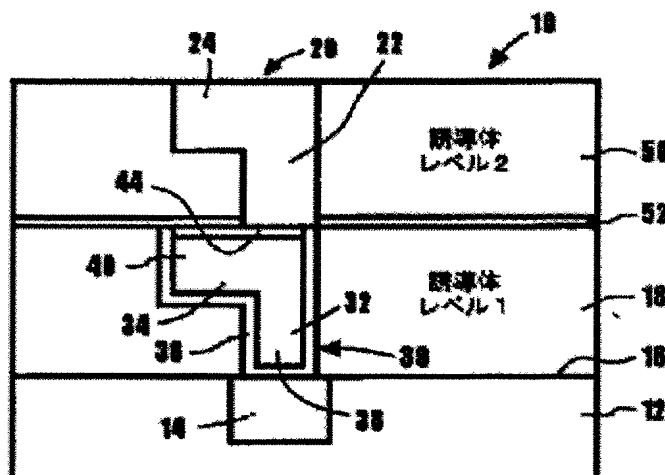


K R20010083163 (A)  
CN11 95322C (C)

Datenfehler hier melden

## Zusammenfassung von JP2001284453

**PROBLEM TO BE SOLVED:** To provide a method for forming a low dielectric barrier with a superior diffusion characteristic for copper and adhesion, on a copper conductor. **SOLUTION:** A method comprises; 1) preparing a substrate having a copper conductor, 2) putting a metal alloy film including phosphor or boron as a protective layer, on the copper conductor, 3) carrying out the first annealing process to diffuse a metal alloy including phosphor or boron into 2-4 atom layers at least, on the top of the copper conductor, then 4) putting a dielectric film with low dielectric constant on the metal alloy film including phosphor or boron, and 5) carrying out the second annealing process. The obtained structure has a double layer barrier which includes the metal alloy film including phosphor or boron on the copper conductor and the dielectric material film on the metal alloy film, and shows superior barrier and adhesive characteristics for the copper conductor.



11

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-284453

(P2001-284453A)

(43) 公開日 平成13年10月12日 (2001. 10. 12)

(51) Int.Cl.<sup>7</sup>

識別記号

F I

デマコト\* (参考)

H 0 1 L 21/768

C 2 2 F 1/10

A

C 2 2 F 1/10

H 0 1 L 21/316

X

H 0 1 L 21/316

C 2 2 C 19/00

Q

21/3205

C 2 2 F 1/00

6 6 0 A

// C 2 2 C 19/00

H 0 1 L 21/90

V

審査請求 有 請求項の数25 O L (全 12 頁) 最終頁に続く

(21) 出願番号 特願2001-33861(P2001-33861)

(22) 出願日 平成13年2月9日(2001. 2. 9)

(31) 優先権主張番号 09/510259

(32) 優先日 平成12年2月22日(2000. 2. 22)

(33) 優先権主張国 米国 (US)

(71) 出願人 390009531

インターナショナル・ビジネス・マシー  
ズ・コーポレーション

INTERNATIONAL BUSIN  
ESS MACHINES CORPO  
RATION

アメリカ合衆国10504、ニューヨーク州  
アーモンク (番地なし)

(72) 発明者 ジュディス・エム・ルビノ

アメリカ合衆国10562 ニューヨーク州オ  
シニング ウォータビュー・ドライブ 11

(74) 代理人 100086243

弁理士 坂口 博 (外2名)

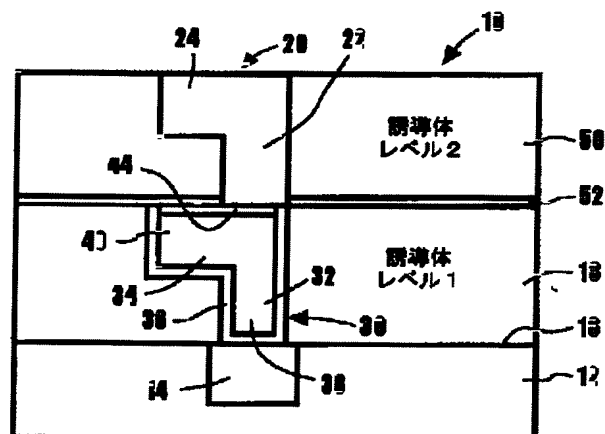
最終頁に続く

(54) 【発明の名称】 相互接続用の2重層低誘電性バリアを形成する方法および形成された装置

(57) 【要約】

【課題】 銅導体上に、銅の拡散バリア特性および接着特性にすぐれた低誘電性バリアを形成する。

【解決手段】 銅導体を有する基板を用意する。リンまたはホウ素含有金属合金フィルムを保護層として銅導体上に付着させ、第1のアニール・プロセスを施し、リンまたはホウ素含有金属合金を銅導体の上面の少なくとも2〜4原子層中に拡散させる。次いで、リンまたはホウ素含有金属合金フィルム上に低k誘電体フィルムを付着させ、第2のアニール・プロセスを施す。得られた構造は、銅導体上のリンまたはホウ素含有金属合金フィルム、および金属合金フィルム上の誘電材料フィルムを含む2重層バリアを有し、銅導体に対して優れたバリア特性、接着特性を示す。



【特許請求の範囲】

【請求項1】銅導体上に低誘電性バリアを形成する方法であって、

絶縁体層中に形成された銅導体を有する基板を用意する段階と、

前記銅導体上にリンまたはホウ素含有金属合金フィルムを付着する段階と、

前記リンまたはホウ素含有金属合金フィルム上に誘電体フィルムを付着する段階と、

前記リンまたはホウ素含有金属合金が前記銅導体の上面の少なくとも3原子層中に拡散するよう、前記基板を還元性雰囲気中で少なくとも300℃の温度で、第1の加熱を施す段階とを含む方法。

【請求項2】前記第1の加熱は、前記誘電体フィルムを付着した後に実施する、請求項1に記載の方法。

【請求項3】前記第1の加熱を、前記銅導体上にリンまたはホウ素含有金属合金フィルムを付着した後、前記誘電体フィルムを付着する前に実施する、請求項1に記載の方法。

【請求項4】前記誘電体フィルムを付着した後、前記基板を還元性雰囲気中で少なくとも1時間、少なくとも300℃の温度で、第2の加熱を施す段階を含む、請求項3に記載の方法。

【請求項5】前記第1の加熱は、325～400℃で、0.5～2時間実施される、請求項3または4に記載の方法。

【請求項6】前記第2の加熱は、350～400℃で、1～5時間実施される、請求項4に記載の方法。

【請求項7】前記リンまたはホウ素含有金属合金フィルムが無電解めっき技法によって付着される、請求項1に記載の方法。

【請求項8】前記誘電体フィルムが、プラズマ化学蒸着技法によって付着される、請求項1に記載の方法。

【請求項9】前記還元性雰囲気が、フォーミング・ガス、窒素または水素である、請求項1ないし6のいずれか1つに記載の方法。

【請求項10】前記リンまたはホウ素含有金属合金フィルムを付着する前に、前記基板上にパラジウムの核生成層を付着する段階をさらに含む、請求項1に記載の方法。

【請求項11】前記リンまたはホウ素含有金属合金フィルムがMe-X-PまたはMe-X-Bであり、Meが前記合金フィルムの主成分、Xが合金改質材である、請求項1に記載の方法。

【請求項12】前記MeがCまたはNi、前記XがWまたはSnである、請求項11に記載の方法。

【請求項13】前記リンまたはホウ素含有金属合金フィルムが、Meを約86重量%～約90重量%、Xを約2重量%～約4重量%、PまたはBを約6重量%～約12重量%含む、請求項11または12に記載の方法。

【請求項14】前記リンまたはホウ素含有金属合金フィルムは約50Å～約300Åの厚さに付着する、請求項1に記載の方法。

【請求項15】前記誘電体フィルムの比誘電率が5以下である、請求項1に記載の方法。

【請求項16】前記誘電体フィルムは、Si、C、O、NおよびHから成るグループから選択された材料である、請求項1に記載の方法。

【請求項17】前記誘電体フィルムは約100Å～約500Åの厚さに付着する、請求項1に記載の方法。

【請求項18】絶縁体層中に位置する金属導体と、前記金属導体上のリンまたはホウ素含有金属合金フィルムと、

前記リンまたはホウ素含有金属合金フィルム上の誘電材料フィルムとを備える半導体構造体。

【請求項19】前記金属導体が銅を含む、請求項18に記載の半導体構造体。

【請求項20】前記リンまたはホウ素含有金属合金が、前記金属導体の上面内の少なくとも2原子層よりも下に存在する、請求項18または19に記載の半導体構造体。

【請求項21】前記リンまたはホウ素含有金属合金が、Me-P、Me-B、Me-X-PまたはMe-X-Bから成る2元または3元合金であり、MeがCまたはNi、XがSi、WまたはSnである、請求項18に記載の半導体構造体。

【請求項22】前記リンまたはホウ素含有金属合金は、約10Å～約1000Åの厚さである、請求項18に記載の半導体構造体。

【請求項23】前記誘電材料の比誘電率が5以下である、請求項18に記載の半導体構造体。

【請求項24】前記誘電材料がSi、C、O、NおよびHを含む、請求項18に記載の半導体構造体。

【請求項25】前記誘電材料は、約10Å～約5000Åの厚さである、請求項18に記載の半導体構造体。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は一般に、相互接続用の低誘電性バリアを形成する方法および形成された装置に関し、詳細には、拡散バリアとして機能し、かつ続いて付着させる層との接着を向上させる2重層低誘電性バリアを半導体構造中の銅相互接続上に形成する方法、およびこのような方法によって形成された装置に関する。

【0002】

【従来の技術】半導体チップ構造、フラット・パネル・ディスプレイおよびパッケージ応用中にバイア、ラインおよびその他の凹部を形成する相互接続技術は、長年にわたって開発が進められてきた。例えば、超大規模集積(VLSI)構造向けの相互接続技術の開発においては、単一の基板上に位置する半導体領域または装置中の

接点および相互接続のための主要な金属源としてアルミニウムが利用された。アルミニウムは、その低いコスト、良好なオーム接触、高い導電率から、打って付けの材料であった。しかし、純粋なアルミニウム薄膜導体は、その使用を低温処理に限定する融点の低さ、接触および接合障害につながるアニール中のSiのAlへの拡散の可能性、エレクトロマイグレーションに対する不十分な抵抗性など、望ましくない特性を有する。エレクトロマイグレーション現象は、金属固体中のランダムな熱拡散に電界が重なり、これが原因で正味のイオン・ドリフトが生じたときに起こる。そのため、純粋なアルミニウムに優る利点を有するいくつかのアルミニウム合金が開発された。例えば米国特許第4566177号には、エレクトロマイグレーション抵抗性を向上させるために3重量%までのシリコン、銅、ニッケル、クロムおよびマンガンを含むアルミニウム合金の導電層が開示されている。米国特許第3631304号には、エレクトロマイグレーション抵抗性を向上させる目的にも使用することができる、酸化アルミニウムを含むアルミニウム合金が開示されている。

【0003】その後、VLSIおよびULSI技術では、このような装置に要求される極めて高い回路密度およびより高い動作速度のために、より厳しい要求を配線要件に課すようになった。これは、ますます細い導線中により高い電流密度を達成することにつながる。その結果、アルミニウム合金導体については断面積のより大きなワイヤを必要とする導電配線、またはより高い導電率を有する別のワイヤ材料を必要とする導電配線が望まれるようになる。業界の選択は明らかに、その望ましい高導電率に基づく銅を使用した後者の開発である。

【0004】バイア、ラインなどのVLSIおよびULSI相互接続構造の形成では、ライン、バイアまたはその他の凹部に銅を付着させて、同じ基板上に位置する半導体領域または装置を相互接続する。銅は、Siとの反応速度が大きいので、半導体装置の接合部で問題を起こすことが知られている。銅原子または銅イオンのシリコン基板中への拡散が装置故障を引き起こす可能性がある。さらに、インターメタル(intermetal)誘電体中への銅の拡散も、短絡や開路が生じることによって装置故障の原因となる可能性がある。したがって、銅と周囲の材料との相互拡散を防ぐ働きをする層を銅相互接続にコーティングすることが銅相互接続の信頼性にとって不可欠である。一般に「ライナ」、「バリア」および「キャップ」と呼ばれるこれらの層はさらに、銅相互接続とさまざまな誘電体層および接点バイアとの間で良好な接着性を示さなければならない。

【0005】銅バック・エンド・オブ・ライン(BEOL)用のチップ・ネットワーク相互接続の金属被覆プロセスでは、一連の標準手順を利用してバイアおよびトレンチが金属被覆される。この手順は、厚い誘電体の付

着、バイアおよびトレンチの開口、バイアおよびトレンチ壁への薄いライナの付着、バイアおよびトレンチへの銅の充填、銅上面の平坦化、ならびに次上位誘電体中への銅のマイグレーションを防ぎ、次上位誘電体を付着している間の銅との相互作用を最小化する保護層の銅上面へのキャッピングから成る。最後のキャップ層はさらに、次上位誘電体層に対する反応性イオン・エッチングのストップ層の働きもする。この金属被覆プロセスは、それぞれの相互接続配線レベルに対して繰り返される。

【0006】従来のプロセスにおいて、それぞれの銅BEOLレベルをキャッピングするのに使用される最も一般的な誘電材料は窒化シリコン(SiN)である。Cuがインターメタル誘電体、二酸化シリコン(SiO<sub>2</sub>)が相互接続誘電体であるULSIにおいて、これは高い信頼性で製造された。しかし、相互接続の性能を継続的に向上させるため、ULSI業界は、低比誘電率(低k)インターメタル誘電体に向かって進んでいる。SiNは、7~8と比較的に高い比誘電率を有し、有効イントラレベル・キャパシタンスをかなり増大させる。低k要件を満たすため、BEOL相互接続でのSiNの適用は将来的に最小化されるか、または置き換えられるであろう。

【0007】銅の低k BEOLの問題を解決する解決法が提案されている。例えば一解決法では、銅線の上面を覆いかつ保護し、良好な接着を与え、さらに銅拡散のバリアの働きをする自己整合金属キャップ層を使用する。しかし、所望の銅バリア特性を満たすためには、金属キャップ層の厚さが少なくとも1,000~2,000Åでなければならず、導線間の間隔が3,000Å未満であると、これによって導線間に短絡が生じる可能性がある。金属だけのキャップを使用すると、次のレベルの誘電体の処理の際に問題が生じる。上位誘電体の反応性イオン・エッチング(RIE)の間、エッチング・ストップがなく、下位の金属および誘電体が、このRIEプロセスによってエッチングされ、かつ汚染されやすくなる。

【0008】Si、C、HまたはSi、C、O、Hなどを含む材料から形成された厚さ最大800Åの薄い低k誘電体フィルムを使用した別の解決法が提案されている。しかしこれらの低kフィルム(比誘電率4未満)は一般に、良好な銅拡散バリアとしては機能しない。これらのフィルムは、BEOL相互接続の製造中の銅の酸化に対するバリアとしても良好とは言えず、CuOの形成が接着を大幅に弱め、空隙を形成するので、破局的故障の原因となる可能性がある。これに対してSiNは一般に、それ自体で銅の酸化を引き起こさないSiH<sub>4</sub>およびNH<sub>3</sub>のプラズマ化学蒸着(PECVD)によって付着され、かつSiNは良好な酸素バリアであることが知られている。

【0009】

【発明が解決しようとする課題】したがって本発明の目的は、銅導体上にバリア層を形成する方法であって、従来の銅バリア層の欠点または短所を持たない方法を提供することにある。

【0010】本発明の他の目的は、SiNキャップの厚さを薄くし、かつ銅に対するその接着性を高める方法を提供することにある。

【0011】本発明の他の目的は、銅導体上に低誘電性バリア層を形成する方法であって、拡散バリア特性と接着特性の両方を向上させる方法を提供することにある。

【0012】本発明の他の目的は、銅導体上に2重層低誘電性バリアを形成する方法であって、リンまたはホウ素を含む金属合金フィルムおよびシリコンを含む低誘電性材料を銅導体上に順に付着させる方法を提供することにある。

【0013】本発明の他の目的は、接着用および拡散バリア用の別々の2つの層を付着させ、続いてアニール・プロセスを実施することによって銅導体上に2重層低誘電性バリアを形成する方法を提供することにある。

【0014】本発明の他の目的は、銅バック・エンド・オブ・ライン・プロセスでバイアまたは相互接続として使用される銅導体上に2重層低誘電性バリアを形成する方法を提供することにある。

【0015】本発明の他の目的は、銅導体上に2重層低誘電性バリアを形成する方法であって、リンまたはホウ素含有金属合金フィルムの付着プロセスに続いて、銅導体中の少なくとも2〜4原子層まで金属合金を拡散させるアニール・プロセスを実施する方法を提供することにある。

【0016】本発明の他の目的は、金属導体、リンまたはホウ素含有金属合金フィルム、および最上部に低k誘電材料フィルムを含む、半導体構造中の導体を提供することにある。

【0017】本発明の他の目的は、まず厚さ50Å〜200Åのリンまたはホウ素含有金属合金フィルム層を金属導体の上に付着させ、次いでこの金属合金フィルム上に厚さ100Å〜500Åの低k誘電材料を付着させた、半導体構造中の導体を提供することにある。

【0018】

【課題を解決するための手段】本発明に基づき、銅導体上に2重層低誘電性バリアを形成する方法および形成された構造を開示する。

【0019】好ましい実施形態では、銅導体上に2重層低誘電性バリアを形成する方法は、絶縁体層中に形成された銅導体を有する前処理済み基板を用意する段階、銅導体上にリンまたはホウ素含有金属合金フィルムを付着させる段階、第1の加熱プロセスにおいて、前処理済み基板を、リンまたはホウ素含有金属合金が銅導体の上面の少なくとも2〜4原子層中に拡散するのに十分な時間、還元性ガス雰囲気中で少なくとも300℃の温度に

加熱する段階、リンまたはホウ素含有金属合金フィルム上に誘電体フィルムを付着させる段階、および第2の加熱プロセスにおいて、前処理済み基板を、還元性雰囲気中で少なくとも1時間、少なくとも300℃の温度に加熱する段階によって実施することができる。還元性ガス雰囲気を指定しているとき、これは、真空、H<sub>2</sub>、フォーミング・ガスおよび不活性ガス雰囲気を含む。

【0020】代わりに、2つの層（金属および誘電体）を順に付着させ、その後、還元性雰囲気中で約400℃約2時間の1回のアニール段階プロセスを実施することもできる。

【0021】銅導体上に2重層低誘電性バリアを形成する方法では、第1の加熱プロセスを、少なくとも325℃の温度で少なくとも1時間実施することができる。第2の加熱プロセスは、少なくとも350℃の温度で少なくとも2時間実施することができる。第1および第2の加熱プロセスで使用する還元性雰囲気は、水素および窒素のフォーミング・ガス（N<sub>2</sub>+H<sub>2</sub>）または真空とすることができる。リンまたはホウ素含有金属合金フィルムの付着プロセスは、無電解めっき技法によって実施することができる。あるいは、これらの2つのアニール手順を結合して単一の手順とすることも可能である。これは、リンまたはホウ素合金フィルムを含む第1の金属層を付着させ、続いて誘電体フィルムを付着させ、最後にこの2重層の加熱を、窒素雰囲気またはフォーミング・ガス、H<sub>2</sub>、窒素または真空を含む還元性雰囲気中で約2時間、約400℃で実施することによって達成する。誘電体フィルムは、プラズマ化学蒸着技法によってリンまたはホウ素含有金属合金フィルム上に付着させることができる。この方法はさらに、リンまたはホウ素含有金属合金フィルムを付着させる段階の前に、前処理済み基板上にパラジウムの核生成層を付着させる段階を含むことができる。リンまたはホウ素含有金属合金フィルムはMe-X-PまたはMe-X-Bとすることができる。ただし、Meは合金フィルムの主成分、Xは合金改質材である。

【0022】銅導体上に2重層低誘電性バリアを形成する方法はさらに、硫酸に溶解した薄い硫酸パラジウム溶液を利用した選択的イオン交換法によって銅導体上にパラジウム核生成層を付着させる段階を含むことができる。リンまたはホウ素含有金属合金フィルムは、Meを約86重量%〜約90重量%、Xを約2重量%〜約4重量%、PまたはBを約6重量%〜約12重量%含むことができる。付着した膜の誘電率は、5以下であってよい。この方法はさらに、リンまたはホウ素含有金属合金フィルムを約50Å〜約300Å、好ましくは約100Å〜約200Åの厚さに付着させる段階を含むことができる。この方法はさらに、硫酸コバルト、タングステン酸アンモニウム、クエン酸ナトリウムおよびホウ酸を含む、温度約70℃〜約80℃、pH値約8〜約9の次亜

リン酸塩溶液中での無電解付着プロセスによって、リンまたはホウ素含有金属合金フィルムを付着させる段階を含むことができる。この方法はさらに、第1の加熱プロセスを、約325℃～約400℃の温度で約0.5時間～約2時間実施する段階を含むことができる。この方法はさらに、誘電体フィルムを、Si、C、O、Nおよび/またはHを含む材料、Si、C、H、Nを含む材料、並びにダイヤモンド様炭素を含む材料から成るグループから選択された材料を付着させる段階を含むことができる。この方法はさらに、誘電体フィルムを約100Å～約500Å、好ましくは約250Å～約350Åの厚さに付着させる段階を含むことができる。この方法はさらに、第2の加熱プロセスを、約350℃～約400℃の温度で約1時間～約5時間実施する段階を含むことができる。リンまたはホウ素含有金属合金フィルムはMe-X-PまたはMe-X-Bとすることができる。ただし、MeはCoまたはNi、XはWまたはSnである。

【0023】本発明はさらに、絶縁体層中に位置する金属導体、金属導体上のリンまたはホウ素含有金属合金フィルム、およびリンまたはホウ素含有金属合金フィルム上の誘電材料フィルムを含む半導体構造中の導体を対象とする。

【0024】この半導体構造中の導体では、リンまたはホウ素含有金属合金が、金属導体の上面の少なくとも2～4原子層中に存在する。金属導体は銅を含むことができる。リンまたはホウ素含有金属合金は、Me-P、Me-B、Me-X-PまたはMe-X-Bから成る2元または3元合金とすることができる。ただしMeはCoまたはNi、XはSi、WまたはSnである。リンまたはホウ素含有金属合金は、約10Å～約1000Å、好ましくは約50Å～約200Åの厚さに付着させることができる。リンまたはホウ素含有金属合金は、無電解めっき技法によって付着させることができる。付着させる誘電材料は、Si、C、O、NおよびHを含む材料から成るグループから選択することができる。誘電材料は、約10Å～約5000Å、好ましくは約100Å～約500Åの厚さに付着させることができる。半導体構造は、シリコン、シリコン・ゲルマニウム、シリコン・オン・インシュレータおよびガリウム・ヒ素から成るグループから選択された基板上に形成することができる。

【0025】

【発明の実施の形態】本発明は、相互接続用の2重層低誘電性バリアを形成する方法を開示する。これは、まず、絶縁層中に形成された銅導体を有する前処理済みの基板を用意し、次いで、リンまたはホウ素含有金属合金フィルムを銅導体上に付着させ、前処理済み基板を、銅導体の表層中に金属合金が拡散するのに十分な時間、還元性雰囲気中で少なくとも300℃の温度に加熱し、次いで金属合金フィルム上に誘電体フィルムを付着させ、前処理済み基板を、還元性雰囲気中で少なくとも1時

間、少なくとも300℃の温度に加熱することによって達成される。

【0026】本発明はさらに、絶縁層中に位置する金属導体、金属導体上のリンまたはホウ素含有金属合金フィルム、およびリンまたはホウ素含有金属合金フィルム上の誘電材料フィルムを含む半導体構造中の導体を開示する。

【0027】本発明が提供する方法または装置では、リンまたはホウ素含有金属合金フィルムをMe-X-PまたはMe-X-Bで表すことができる。Meは合金フィルムの主成分、Xは合金改質材である。MeはCoまたはNi、XはWまたはSnとすることができる。PおよびBはリンおよびホウ素を表す。このリンまたはホウ素含有金属合金は、Meを約86重量%～約90重量%、Xを約2重量%～約4重量%、PまたはBを約6重量%～約12重量%含むことができる。金属合金フィルムは、約50Å～約300Åの厚さに付着させる。

【0028】本発明の新規な方法で利用する加熱プロセスまたはアニール・プロセスは、形成される最終的な2重層誘電体バリアの特性にとって重要である。例えば、最初のアニール・プロセスでは半導体基板を、リンまたはホウ素含有金属合金が銅導体の少なくとも表層中に拡散する、すなわち少なくとも2～4原子層分は拡散するのに十分な時間、少なくとも300℃、好ましくは約325℃～約400℃の温度に加熱する。十分な長さの時間は、約0.5時間～約2時間とすることができる。低誘電性バリア層の付着後に実施する第2のアニール・プロセスは、温度を少なくとも300℃、好ましくは約350℃～約400℃、時間を約1時間～約5時間として実施することができる。あるいは、2重層を還元性雰囲気中で約2時間、約400℃で加熱することによって、これらの2つのアニール段階を1つの段階に結合することができる。

【0029】誘電体層は、Si、C、O、Nおよび/またはHなどを含む材料の付着によって形成することができる。付着させる誘電体フィルムの厚さは約100Å～約500Å、好ましくは約100Å～約350Åである。

【0030】本発明の新規な方法は、(化学機械研磨などによって)研磨した銅/誘電体の上面に無電解めっきした金属フィルムに、次いで付着させた低k(比誘電率)誘電体キャップ層フィルムを組み合わせ、2重層バリアを作り出す。この2重層バリアは、銅拡散バリア、銅への良好な接着、低比誘電率という望ましい特性を有し、一方で、次の上位の誘電体に対する反応性イオン・エッチング(RIE)ストップ性能を維持する。本発明の2重層バリアのさらなる利点は、相互接続構造の有効比誘電率を概して低下させ、エレクトロマイグレーションを最小化することが示されている導体リダンダンシ(redundancy)を提供する誘電体キャップ層の厚さの

最小化である。

【0031】本発明の2重層バリア構造は以下のプロセスによって形成することができる。銅表面が露出した状態で誘電体中に埋め込まれた銅配線から成る平坦化された構造から出発する。最初の段階では、銅表面に対して強い接着性を有する金属キャップ層を自己整合的かつ選択的に適用して、金属-金属結合を形成する。この金属キャップ層は約100Å～約400Åの厚さを有し、したがって電気的な信頼性を高め、エレクトロマイグレーション抵抗性を向上させる。この金属キャップ層はさらに、空隙および小丘を閉じるその能力によって銅表面の安定性を高める。最初のアニールまたは加熱プロセスを実施した後に、ブランケット誘電体キャップ層のための第2の付着プロセスを実行する。最初のアニールまたは加熱プロセスについては後により詳細に説明する。ブランケット誘電体キャップ層は、Si、C、O、Nおよび/またはHを含む材料、Si、C、H、Nを含む材料、並びにダイヤモンド様炭素を含む材料などの非常に低い比誘電率を有する材料から準備することが最も好ましい。あるいは、単層バリアとして通常要求されるよりも大幅に薄いSiNを使用することもできる。

【0032】コバルト・ベースの選択的無電解プロセス、これに制限されるものではないが具体的には例えばCo-W-Pに、SiN、SiCHまたはSiCOHフィルムを組み合わせて準備した2重層キャップから得られる結果は、非常に良好な接着性を示し、Cuの安定性およびCu拡散の制御を達成した。

【0033】拡散バリアおよび接着のための本発明の2重層キャップを形成する化学的段階を以下により詳細に説明する。本発明の新規な方法の全体的な目的は、CMPプロセス後の銅表面に2重層金属/誘電体フィルムを作り出すことにある。銅表面への最初の付着段階では、厚さ約100Å～約400Åの層の無電解めっきによって達成される選択的付着によって金属フィルムを付着させる。この層は、一般構造Me-X-Pを有する合金によって形成される。Meは合金の主成分を表し、Xは、銅に対する接着性の増大および拡散バリア特性という特定の特性をフィルムに与える合金改質材であり、Pは、フィルム形成プロセス中にある量のリンが共沈したことを表す。本発明の好ましい実施形態では、Xとして、合金フィルム中3～5原子%のWが選択され、Pが7～9原子%程度である。

【0034】本発明のプロセスの第2の段階では、上面に合金フィルムを有する銅構造を、還元性雰囲気、例えばフォーミング・ガスまたは水素中で少なくとも2時間、350℃でアニールする。この温度処理によって、合金の成分がよく混ざり合い、銅の上面の数原子層中まで拡散して、化学的および冶金学的接合が得られ、銅との優れた接着が形成されるようになる。あるいはこのアニール段階を、誘電体付着時または誘電体付着後に実行

することもできる。

【0035】本発明のプロセスの第3の段階では、金属フィルム上に誘電体フィルムを適用して2重層構造を形成する。この段階は一般に、プラズマ化学蒸着(PECVD)プロセスによって実施する。このプロセスでは、銅の表面に以前に付着させたMe-X-P層の上に誘電材料を付着させる。誘電材料の厚さは一般に約100Å～約500Åである。好ましい誘電体フィルムは、SiCOH、SiCH、SiNなどのシリコン化合物に基づくものであることが判明した。ダイヤモンド様炭素(DLC)などの低比誘電率材料を使用することもできる。好ましい誘電材料は、最も低い比誘電率を示すSiCOHである。

【0036】本発明のプロセスの第4の段階では、2重層に、水素、窒素、フォーミング・ガスのうちのいずれかの還元性雰囲気中で少なくとも300℃、少なくとも2時間のアニール処理を適用する。この最後のアニール・プロセスは、良好な接着特性の達成を損ねる有機不純物およびその他の揮発性生成物を金属キャップ/誘電体界面から除去する。

【0037】本発明のプロセスのさまざまな化学的段階によって形成される最終的な構造を図1に示す。図1は、本発明の第1の好ましい実施形態が組み込まれた2重ダマシーン相互接続構造10の拡大断面図を示す。バイア22、32およびトレンチ24、34を含む2つの誘電体相互接続レベル20および30を有する構造10が示されている。この構造は、アクティブ装置14が上面16の中に形成された半導体基板12上に構築されている。基板12上には、第1の誘電体層18が付着され、バイア32の開口およびトレンチ34の開口がパターンニングされている。次いで、これらのバイアおよびトレンチ開口にライナすなわちバリア層36が裏打ちされ、金属38が充填され、化学機械研磨法によって平坦化されて、平坦化された上面40がトレンチ34上に達成される。

【0038】本発明の新規な方法を組み込んだプロセスの次の段階は、無電解付着させたCo-W-Pキャップ層44の適用である。Co-W-Pキャップ層44は、金属トレンチ34の上にだけ選択的に付着される。キャップ層44は、誘電体層50中への金属38の外方拡散ならびに続く処理によるトレンチ金属34の汚染を防ぐ。金属層44は、次の処理中または半導体装置の動作中の一切の相互作用からトレンチ金属を分離する主要な手段として、任意選択の誘電体キャップ層52とともに使用される。任意選択のキャップ層52は、Co-W-P金属合金層44のバリア特性をさらに向上させる目的に、または反応性イオン・エッチング(RIE)のストップ層などの集積化強化層として使用することができる。図1に示されている第2の誘電体層50は、バイア22およびトレンチ24のための2重ダマシーン空洞を

形成するR I Eプロセスの後に使用される。この場合、誘電体キャップ層52はR I Eストップとして使用される。これを使用するとき、R I Eストップ層52をエッチングして第2レベル・トレンチ24に達する開口をあける。ライナ層36から始まるこのプロセスを必要な数の相互接続レベルが得られるまで繰り返す。

【0039】図2は、接着試験および拡散バリア性能に対して使用する、本発明の2重層バリアが最上部に形成された銅試験ビヒクルの拡大断面図である。まず、厚さ約800Åの金属ライナ層を含むバリア層36がシリコン基板12上に付着されていることが分かる。次いで、ライナ層36上に厚さ約2000Åの銅導体38がスパッタ付着されている。付着させる無電解金属キャップ層44は、厚さ300Å～500ÅのCo-W-P層またはCo-Sn-P層とすることができる。次いでその上に、厚さ500ÅのSiCOH低k誘電体層52が付着されている。SIMS信号を増強するため、ダイヤモンド様炭素の層54をSiCOH層52上に付着させた。

【0040】図3および4に、図2に示した構造に関して得られたSIMS／プロットを示す。図3および4に示すとおり、無電解付着させた厚さわずか300ÅのCo-W-PまたはCo-Sn-P金属層および厚さ500ÅのSiCOH層を付着させたとき、金属層の表層を横切りSiCOH層の内部への銅の拡散を促進するだろうアニールの後、銅は、無電解付着させた金属合金層44の裏側および下方に完全にとどまり、層44を通過して誘電体層52中に侵入することはない。これらの結果は、本発明の構造が、銅のマイグレーション、および少なくとも熱エネルギーの効果の下でSiCOH層52を通過する可能性がある酸素分子による潜在的な銅の酸化の効果を止めることを指示している。したがって図示の構造は、銅および酸素原子の熱マイグレーションのストップパとして効果的な系である。

【0041】図5は、間にさまざまな金属合金フィルムを利用した場合の銅導体とSiN誘電体層の間の接着の強さに関して得られたデータを示す表である。窒化シリコンへの銅の接着が、窒化物を適用する前の銅表面の前処理に強く依存することが示されている。最適な結果は、Co-W-P内層、Co-Sn-P内層および高密度プラズマ(HDP)付着窒化物を使用することによって得られる。図5の表に指示した接着強さは、 $\text{MPa} \times \text{m}^{1/2}$ を単位として示されている。

【0042】銅上に無電解付着させたキャップ層およびSiCOH誘電体層を有する2重層キャップの接着試験の結果を図6に示す。構造Si-SiO<sub>2</sub>/ライナ金属/Cu(2000Å)を有する6サンプルを供試した。これらのサンプルに、Co-W-P、Co-PまたはCo-Sn-Pを無電解めっきした。次にこれらのサンプルをツールに入れ、500ÅのSiCOH誘電材料をキャップ層の表面に適用した。いくつかのサンプルについ

ては、無電解付着プロセス後およびSiCOH層付着後に熱アニールし、残りのサンプルについてはSiCOH層付着後に限り熱アニールした。図6に示した結果は、Co-W-Pが最も良い接着値を生み出すことを指示している。

【0043】Co-W-Pフィルムを横切る熱銅マイグレーションを調べるため、図6に示したサンプルをSIMS分析によってさらに試験した。SIMSデータは、銅はキャップ層の裏側にとどまり、予測どおり誘電体層には移行しないことを指示した。

【0044】Co-W-P内層を使用することによってSiCOH誘電体のCuへの接着が向上すること示す試験データが図6に示されている。SiCOH誘電体層の銅への接着は、誘電体適用後に還元性雰囲気による前処理を使用することによってかなり向上させることができることが分かった。最も良い結果は、Co-W-Pキャップ層を使用し、SiCOH付着後にフォーミング・ガス中で350℃、少なくとも2時間のアニールを実施することによって得られる。これらのサンプルは、妥当な界面、すなわちSiCOH-無電解付着層界面で破損しているように見える。これに対し、SiCOH付着後に系をアニールしないときには、銅層の下のアニールした接着フィルムが破損した。

【0045】本発明の新規な方法およびこの方法によって形成した装置を以上の説明および図1～6の添付図面で十分に説明した。SiCOHなどの低k誘電材料の単独使用における技術的論点および問題が、SiCOHの銅に対する接着が良くないこと、およびSiCOHがいくぶん酸素を透過させることに起因することを示した。したがってこれらの2つの要因が組み合わさって、誘電体／銅界面で銅の酸化およびデラミネーションが引き起こされ、その結果、信頼性の問題が生じる。したがって本発明の新規な方法は、2重層バリア、例えばCu/Co-W-P/SiCOH、Cu/Co-Sn-P/SiCOHを利用して、380℃で2時間アニールした後、無電解付着させた金属合金キャップ層を銅が通過せず、この層の裏側にとどまるようにする。

【0046】本発明を例示的に説明したが、使用した用語は説明を意図したものであり、限定を意図したのではないことを理解されたい。

【0047】さらに、好ましい代替実施形態に関して本発明を説明してきたが、当業者なら、これらの教示を本発明のその他の可能なバリエーションに容易に応用することができることを理解されたい。

【0048】まとめとして、本発明の構成に関して以下の事項を開示する。

【0049】(1)銅導体上に2重層低誘電性バリアを形成する方法であって、絶縁体層中に形成された銅導体を有する前処理済み基板を用意する段階と、前記銅導体上にリンまたはホウ素含有金属合金フィルムを付着させ



る段階と、第1の加熱プロセスにおいて、前記前処理済み基板を、前記リンまたはホウ素含有金属合金が前記銅導体の上面の少なくとも3原子層中に拡散するのに十分な時間、還元性雰囲気中で少なくとも300℃の温度に加熱する段階と、前記リンまたはホウ素含有金属合金フィルム上に誘電体フィルムを付着させる段階と、第2の加熱プロセスにおいて、前記前処理済み基板を、還元性雰囲気中で少なくとも1時間、少なくとも300℃の温度に加熱する段階を含む方法。

(2) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、前記第1の加熱プロセスが、少なくとも325℃の温度で少なくとも1時間実施される方法。

(3) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、前記第2の加熱プロセスが、少なくとも350℃の温度で少なくとも2時間実施される方法。

(4) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、前記金属層および前記誘電体層が順に付着され、前記誘電体付着の後に、400℃で2時間、還元性雰囲気中で加熱することによって唯1回の最終熱処理が実施される方法。

(5) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、前記リンまたはホウ素含有金属合金フィルムの前記付着プロセスが無電解めっき技法によって実施される方法。

(6) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、前記誘電体フィルムが、プラズマ化学蒸着技法によって前記リンまたはホウ素含有金属合金フィルム上に付着される方法。

(7) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、前記第1および第2の加熱プロセスで使用される前記還元性雰囲気が、フォーミング・ガス、窒素または水素である方法。

(8) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、前記リンまたはホウ素含有金属合金フィルムを付着させる前記段階の前に、前記前処理済み基板上にパラジウムの核生成層を付着させる段階をさらに含む方法。

(9) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、前記リンまたはホウ素含有金属合金フィルムがMe-X-PまたはMe-X-Bであり、Meが前記合金フィルムの主成分、Xが合金改質材である方法。

(10) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、硫酸に溶解した薄い硫酸パラジウム溶液を利用した選択的イオン交換法によって前記銅導体上にパラジウム核生成層を付着させる段階をさらに含む方法。

(11) 銅導体上に2重層低誘電性バリアを形成する上

記(9)に記載の方法であって、前記リンまたはホウ素含有金属合金フィルムが、Meを約86重量%~約90重量%、Xを約2重量%~約4重量%、PまたはBを約6重量%~約12重量%含む方法。

(12) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、付着させた前記誘電体フィルムの比誘電率が5以下である方法。

(13) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、前記リンまたはホウ素含有金属合金フィルムを約50Å~約300Åの厚さに付着させる段階をさらに含む方法。

(14) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、前記リンまたはホウ素含有金属合金フィルムを約50Å~約300Å、好ましくは約100Å~約200Åの厚さに付着させる段階をさらに含む方法。

(15) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、硫酸コバルト、タングステン酸アンモニウム、クエン酸ナトリウムおよびホウ酸を含む、温度約70℃~約80℃、pH値約8~約9の次亜リン酸塩溶液中での無電解付着プロセスによって、前記リンまたはホウ素含有金属合金フィルムを付着させる段階をさらに含む方法。

(16) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、前記第1の加熱プロセスを、約350℃~約400℃の温度で約0.5時間~約2時間実施する段階をさらに含む方法。

(17) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、前記誘電体フィルムを、Si、C、O、NおよびHから成るグループから選択された材料から付着させる段階をさらに含む方法。

(18) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、前記誘電体フィルムを約100Å~約500Åの厚さに付着させる段階をさらに含む方法。

(19) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、前記誘電体フィルムを約100Å~約500Å、好ましくは約250Å~約350Åの厚さに付着させる段階をさらに含む方法。

(20) 銅導体上に2重層低誘電性バリアを形成する上記(1)に記載の方法であって、前記第2の加熱プロセスを、約350℃~約400℃の温度で約1時間~約5時間実施する段階をさらに含む方法。

(21) 銅導体上に2重層低誘電性バリアを形成する上記(9)に記載の方法であって、前記MeがCoまたはNi、前記XがWまたはSnである方法。

(22) 絶縁体層中に位置する金属導体と、前記金属導体上のリンまたはホウ素含有金属合金フィルムと、前記リンまたはホウ素含有金属合金フィルム上の誘電材料フィルムを備える半導体構造体。

(23) 前記リンまたはホウ素含有金属合金が、前記金属導体の上面内の少なくとも2原子層よりも下に存在する、上記(22)に記載の半導体構造体。

(24) 前記金属導体が銅を含む、上記(22)に記載の半導体構造体。

(25) 前記リンまたはホウ素含有金属合金が、Me-P、Me-B、Me-X-PまたはMe-X-Bから成る2元または3元合金であり、MeがCoまたはNi、XがSi、WまたはSnである、上記(22)に記載の半導体構造体。

(26) 前記リンまたはホウ素含有金属合金が、約10Å〜約1000Åの厚さに付着されたMe-P、Me-B、Me-X-PまたはMe-X-Bから成る2元または3元合金であり、MeがCoまたはNi、XがSi、WまたはSnである、上記(22)に記載の半導体構造体。

(27) 前記リンまたはホウ素含有金属合金が、好ましくは約50Å〜約200Åの厚さに付着されたMe-P、Me-B、Me-X-PまたはMe-X-Bから成る2元または3元合金であり、MeがCoまたはNi、XがSi、WまたはSnである、上記(22)に記載の半導体構造体。

(28) 前記リンまたはホウ素含有金属合金が、無電解めっき技法によって約10Å〜約1000Åの厚さに付着されたMe-P、Me-B、Me-X-PまたはMe-X-Bから成る2元または3元合金であり、MeがCoまたはNi、XがSi、WまたはSnである、上記(22)に記載の半導体構造体。

(29) 前記誘電材料の比誘電率が5以下である、上記(22)に記載の半導体構造体。

(30) 前記誘電材料がSi、C、O、NおよびHを含む、上記(22)に記載の半導体構造体。

(31) 前記誘電材料が、Si、C、O、NおよびHを含む材料およびSi、C、Hを含む材料から成るグループから選択され、約10Å〜約5000Åの厚さに付着される、上記(22)に記載の半導体構造体。

(32) 前記誘電材料が、約100Å〜約500Åの厚さに付着されたSi、C、O、NおよびHを含む、上記(22)に記載の半導体構造体。

(33) 前記半導体構造が、シリコン、シリコン・ゲルマニウム、シリコン・オン・インシュレータおよびガリウム・ヒ素から成るグループから選択された基板上に形成される、上記(22)に記載の半導体構造体。

【図面の簡単な説明】

【図1】第2の2重ダマシーン(damascene)構造が最上部に形成された2重ダマシーン構造として銅導体上に形成された本発明の2重層低誘電性バリアの拡大断面図である。

【図2】銅導体上に形成された2重層拡散バリア/接着エンハンサを示す、本発明の他の実施形態の拡大断面図である。

【図3】本発明の多層バリア試験構造中の元素の2次イオン数の構造中の深さに対する依存性を示すグラフである。この例では、Co-W-Pフィルムの厚さが300Åであり、最上部にSiCOHの低k誘電体フィルムがある。

【図4】本発明の多層バリア構造中の各種元素の2次イオン数の構造中の深さに対する依存性を示すグラフである。この例では、CoSnPフィルムの厚さが300Åあり、最上部のSiCOH低k誘電体フィルムの厚さが500Åである。この金属合金フィルムは350℃で2時間アニールした。

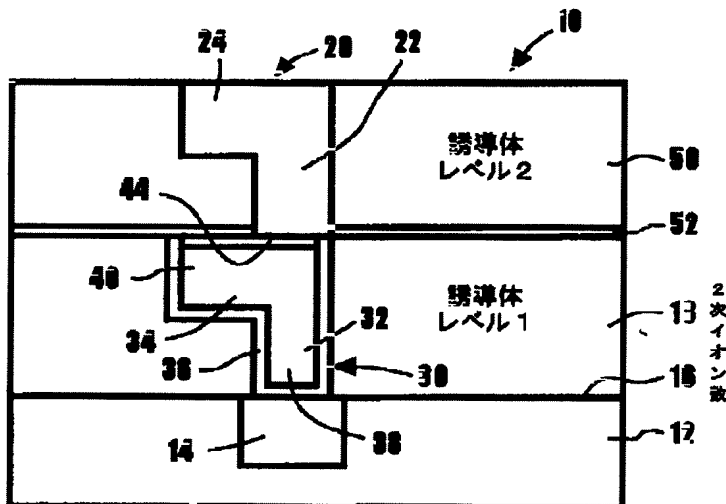
【図5】銅上にあって銅と自体の間に金属合金フィルムを有する窒化シリコン・フィルムの構造および処理に対する接着試験結果の依存性を示すデータの表である。

【図6】SiCOH/ライナ金属の2重層バリア・フェイリングの構造およびアニールに対する接着試験結果の依存性を示すデータの表である。

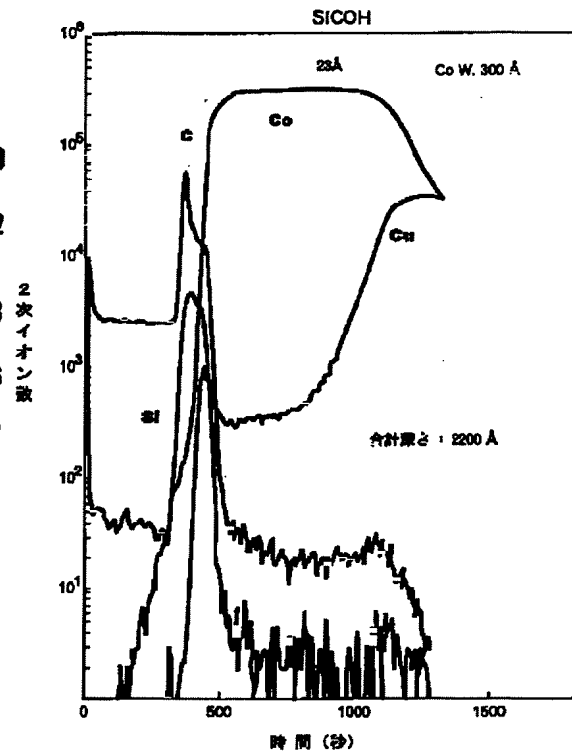
【符号の説明】

- 10 2重ダマシーン相互接続構造
- 12 半導体基板
- 14 アクティブ装置
- 16 基板の上面
- 18 第1の誘電体層
- 20 誘電体相互接続レベル
- 22 バイア
- 24 トレンチ
- 30 誘電体相互接続レベル
- 32 バイア
- 34 トレンチ
- 36 ライナ(バリア)層
- 38 金属(銅導体)
- 40 トレンチ金属の上面
- 44 金属合金キャップ層
- 50 第2の誘電体層
- 52 誘電体キャップ層
- 54 ダイヤモンド様炭素層

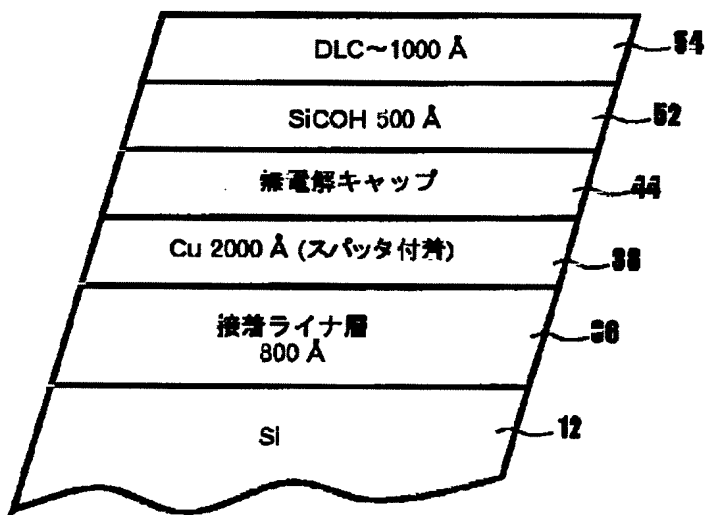
【図1】



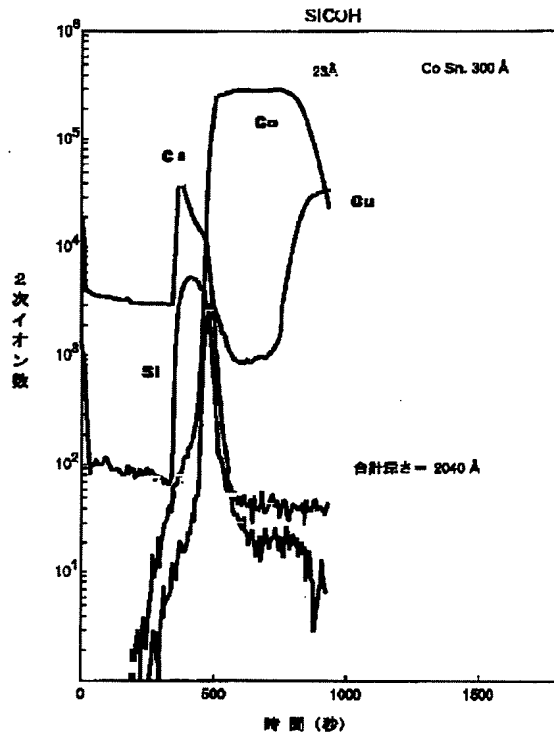
【図3】



【図2】



【図4】



【図5】

構造および処理	接着結果, $\text{M}^2 \times \text{m}^{1/2}$
Cu/Si3N4 CuのNH3前処理 700Å PECVD窒化シリコン	$0.29 \pm 0.01$ (375°Cで10サイクル後に $0.23 \pm 0.01$ )
Cu/CoWP/Si3N4 CoWPのNH3前処理 700Å PECVD窒化シリコン	$0.27 \pm 0.01$ (375°Cで10サイクル後に $0.26 \pm 0.01$ )
Cu/Si3N4 CuのH前処理 700Å HDP窒化シリコン	$0.43 \pm 0.02$ (375°Cで10サイクル後に $0.46 \pm 0.01$ )
Cu/CoWP/Si3N4 CoWPのH前処理 700Å HDP窒化シリコン	$> 0.6$ (375°Cで10サイクル後に $> 0.6$ )
Cu/CoSnP/Si3N4 CoSnPのH前処理 700Å HDP窒化シリコン	$> 0.6$
Cu/Ti/Si3N4 H前処理 HDP窒化シリコン	$0.47 \pm 0.02$
Cu/In/Si3N4 H前処理 HDP窒化シリコン	$0.31 \pm 0.01$

最良の  
結果

【図6】

サンプル番号	構造およびアニール	接着結果, MPa x m <sup>1/2</sup>
1	300Å CoWP上にSiCOH (アニール処理 SiCOH)	K = 0.33 ± 0.04
2	500Å CoWP上にSiCOH (アニール処理 SiCOH)	K = 0.42 ± 0.04
3	300Å CoSnP上にSiCOH (アニール処理 SiCOH)	K = 0.26 ± 0.01
4	500Å CoSnP上にSiCOH (アニール処理 SiCOH)	K = 0.23 ± 0.03
5	300Å CoP上にSiCOH (アニール処理 SiCOH)	K < 0.16
6	500Å CoP上にSiCOH (アニール処理 SiCOH)	K = 0.21 ± 0.01

注：サンプル1は、CoWP付着後およびSiCOH付着後にアニールした  
 サンプル2は、SiCOH付着後に限りアニールした  
 その他は、金属バリア付着後にアニールし、その後SiCOH付着後にアニールした

フロントページの続き

(51)Int. Cl. <sup>7</sup> C 2 2 F 1/00	識別記号 6 6 0	F I H 0 1 L 21/88 21/90	(参考) M K
(72)発明者 クリストファー・ジャーネス アメリカ合衆国07458 ニュージャージー 州アッパー・サドル・リバー サンライ ズ・レーン 7	(72)発明者 カルロス・ジェイ・サンブセティ アメリカ合衆国10520 ニューヨーク州ク ロトンオンハドソン サッシ・ドライブ 4		
(72)発明者 エリック・ジー・リニジャー アメリカ合衆国06811 コネチカット州サ ンディー・フック ホースシュー・リッ ジ・ロード 51	(72)発明者 フランク・カードン アメリカ合衆国10705 ニューヨーク州ヨ ンカーズ コーター・アベニュー 55		
(72)発明者 ジェームス・ジー・ライアン アメリカ合衆国06470 コネチカット州ニ ュータウン ボッグズ・ヒル・ロード 100	(72)発明者 サンパス・プルショサマン アメリカ合衆国10598 ニューヨーク州ヨ ークタウン・ハイツ ローウィー・コート 2075		
	(72)発明者 ジョン・エイ・フィッツシモンズ アメリカ合衆国12603 ニューヨーク州ボ キアシー スカイビュー・ドライブ 51		
	(72)発明者 スティーヴン・エム・ゲーツ アメリカ合衆国10562 ニューヨーク州オ シニング イニングウッド・ロード 22		